

(11)Publication number:

04-158511

(43)Date of publication of application: 01.06.1992

(51)Int.CI.

H01L 21/027 H01L 21/68

(21)Application number: 02-283807

(71)Applicant: TOKYO ELECTRON LTD

TOKYO ELECTRON KYUSHU KK

(22)Date of filing:

22.10.1990

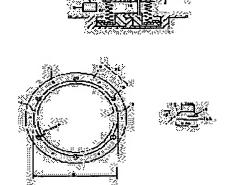
(72)Inventor: HIRAKAWA OSAMU

(54) SUBSTRATE PROCESSOR

(57) Abstract:

PURPOSE: To prevent a substrate from being damaged upon contact with another structure during transfer by providing the processing substrate mount face of a substrate stage with a guide to correct the positional shift of a processing substrate.

CONSTITUTION: The hot plate 2 of a processor 1 is provided with an annulas 13 surface—treated with teflon coating so as to surround the periphery of a wafere 5. The annulas 13 has an inner diameter (a) corresponding to the outer diameter of the wafer 5, and an inner diameter face 14 is provided with a plurality of projections 15 to correct the positional shift of the wafer 5. The moment the wafer 5 leaves the hot plate 2, it receives pressing force laterally to shift a position: when the peripheral edge of the wafer 5 abuts the taper 6 of the projection 15, the wafer 5 slips down toward the center and automatically corrected in positional shift to a regular position by the vertical part 16a and positioned. The lateral shift of the wafer 5 is corrected in positional shift by the projection 15 with the result that the wafer is surely



supported at a regular position. Therefore, the wafer 5 is transferred always by a predetermined position and not damaged upon contact with another structure.

LEGAL STATUS

[Date of request for examination]

[Date of sending the examiner's decision of rejection]

[Kind of final disposal of application other than the examiner's decision of rejection or application converted registration]

[Date of final disposal for application]

[Patent number]

[Date of registration]

[Number of appeal against examiner's decision of rejection]

[Date of requesting appeal against examiner's decision of rejection]

[Date of extinction of right]

⑩日本国特許庁(JP)

(1) 特許出顧公開

⑫ 公 開 特 許 公 報 (A) 平4-158511

®int. Cl.⁵

識別記号

庁内整理番号

@公開 平成4年(1992)6月1日

H 01 L 21/027 21/68

G 8624-4M 7352-4M

H 01 L 21/30

361 H

審査請求 未請求 請求項の数 1 (全5頁)

公発明の名称 基板処理装置

②特 願 平2-283807

修

@出 願 平2(1990)10月22日

@発明者 平河

熊本県菊池郡菊陽町津久礼2655番地 東京エレクトロン九

州株式会社内

⑪出 願 人 東京エレクトロン株式

東京都新宿区西新宿1丁目26番2号

会社

⑦出 願 人 東京エレクトロン九州

株式会社

熊本県菊池郡菊陽町津久礼2655番地

個代 理 人 弁理士 守谷 一雄

明知音

1. 発明の名称

基板処理装置

2. 特許請求の範囲

被処理基板が載置される基板載置台と、前記基板載置台を貫通して設けられる複数の支持ピンとを備え、前記基板載置台と前記支持ピンとを相対的に上下動させることにより前記被処理基板を支持可能に構成された基板処理装置において、前記基板載置台の前記被処理基板載置面に前記被処理基板の位置ずれを修正するガイドを設けたことを特徴とする基板処理装置。

3. 発明の詳細な説明

[産業上の利用分野]

本発明は基板処理装置に関する。

[従来の技術]

従来から、半導体製造工程のパターン形成工程では、半導体基板の処理として例えば、半導体基板 板(半導体ウェハ)にレジスト塗布を行なう前に レジストとウェハとの密着性を向上させるためア

ドヒージョン処理を行ったり、レジスト塗布して 露光後、現像を行う前にフォトレジストパターン の変形を軽減するため定在波除去ベークを行った り、あるいは現像後フォトレジスト膜中又は表面 に残留した現像被、リンス被を蒸発除去し、フォ トレジストの硬化及びウェハとの密着強化を行う ためポストベーク等を行っている。これらの処理 を行なう装置として例えば、内部に抵抗発熱体を 設置されたホットプレートと呼ばれる熱板上にウ ェハを載置して加熱するペーキング装置がある。 このベーキング装置にはウェハとボットプレート とを密着させて行うコンタクトペークと、ウェハ とホットプレート間に熱効率が低下しない程度の 僅かな間隙を持たせて行うプロキシミティベーク とがある。プロキシミティベークはウェハの裏面 にゴミ等の付着するのを防止できるため多用され ている。これらのベーキング装置のホットプレー トにはウェハとホットブレート間に僅かな間隙を 保持してウェハを支持できるようにホットプレー ト表面から僅かに突出するように例えば小球が埋



[発明が解決しようとする課題]

しかしながら、このようなベーキング装置におっては、搬送アームで支持ピン上に搬送されたウェハをホットプレート上に 立て 野間に 位置する際、位置ずれる 野間に 位置がれた。また、 熱処理後をホット プレート で支持し持上げる際、 ウェルと接触する かしたない から持上げる から 大大郎 から ないがい くらん ない かい かい また、 ホットプレート に 設け けっていたり、 また、 ホットプレート に 設け けっていたり、 また、 カート に 気体が生じるため、

うためには好ましいものではなかった。

本発明は上記の欠点を解消するためになされた ものであつて、正規の定位置で均一な処理条件で 基板処理を行い、しかも基板搬送時にも位置ずれ が生じないため、搬送中に他の構造物に接触して 基板が破損したりせず、従って歩留りのよい製造 を行うことができる基板処理装置を提供すること を目的とする。

[課題を解決するための手段]

上記の目的を達成するため、本発明の基板処理装置は、被処理基板が載置される複数の支持に基板載置台を貫通して設けられる複数の支持ピンとを備え、前記基板載置台とにより前記被処理基板を支持可能に構成された基板処理基板の位置ずれを修正するガイドを設けたものである。

[作用]

本発明の基板処理装置では、基板載置台の載置

ウェハが支持ピンに支持される瞬間に反動により 機方向に位置ずれが生じやすかった。特に処理後 の撥出時に位置ずれが生じると、搬送アームがウ ェハを保持し損ねたり、また正規位置からずれた 状態で保持したりする。そのため搬送中にウェハ が他の構造物と接触して破壊したり、次工程にお いてウェハの位置決めが行えなくなる等の問題が あった。そのため、本出願人によりホットプレー トにガイドピンを設け、ガイドピンに導かれる位 置にウェハを載置するようにしたものも開発され た。しかし、ガイドピンを設けるためにはウェハ の外径に相応した位置に、ガイドを起立させるた めの孔をホットプレートに穿孔しなければならな かった。ホットプレートに穿孔を設けるのは加工 が困難であり、また加工精度は満足のいくもので はなく、ガイドの位置精度によるウェハの位置決 め精度は高精度に行なえなかった。しかも外径の 異なるウェハに対応できるようにするためには、 ホットプレート上に多数の穿孔を設ける必要があ るため、熱分布が不均一となり均一な熱処理を行

本発明の基板処理装置を半導体製造工程のアド ヒージョン処理装置に適用した一実施例を図面を 参照して説明する。

第1図に示すように、アドヒージョン処理装置 1には被処理基板であるウェハ5を載置する基板 載置台として抵抗発熱体(図示せず)を内蔵した

ホットプレート2が備えられている。ホットプレ ート2は垂直駆動機構3に接続されて上下動可能 になっている。尚、第1図ではホットプレート2 は最下位置に設定されている。このホットプレー ト2には複数例えば3ケ所に直径5mmの貫通孔4 が設けられ、この貫通孔4にはウェハ5を支持す る例えばセラミック製の支持ピン6が挿入されて いる。ホットブレート2の周段部には上面に0リ ング7を配設されたフランジ8が設けられ、また ホットプレート2が最上位に上昇された時、この フランジ8に0リング7を介して押圧されるホッ トプレート2の蓋体9がホットプレート2上方に 設けられる。この蓋体9にフランジ8の0リング 7が押圧され、ウェハ 5 の気密な処理室が形成さ れるようになっている。ホットプレート2の下部 には図示しない真空ポンプ等に接続された伸縮自 在のベローズ10が気密に設けられ、またフラン ジ8の上面及びベローズ10内に関口を有する真 空排気路11が設けられ、ウェハ5が所望の程度 の真空下で処理されるよう減圧可能となっている。

高さ1.1 mmの円錐台形で45°の斜面を有するテーパ部16及び機略垂直な垂直部16 aを備えて形成される。このテーパ部16及び垂直部16 aによりウェハ5は支持ピン6によりホットプレート2上に定位置に導入、導出されるようになる。環状体13はホットプレート2に例えば複数のねじ17により固定される。環状体13はウェハ5の外径に応じて内径 aの所望のものを選択し、ねじ17により簡単に交換可能であり、従来のようにホットプレート2のウェハ5の外径に対応した位置に穿孔を設けなくてもよい。

上記のような構成のアドヒージョン処理装置は、例えばフォトレジストを塗布するためのコーティング装置、フォトレジストに所望の回路パターンから成るマスクを介しで露光する露光装置、露光済みのフォトレジストを現像するための現像装置等にウェハを順次搬送してパターン形成を行うレジスト処理システム等に配置され、アドヒージョン処理を行う。

即ち、ホットプレート2にウェハ5の外径に応

また、図示はしないが処理室にウェハのアドヒージョン処理を行うHMDS蒸気を供給するHMDS供給系が設けられる。

このようなアドヒージョン処理装置1のホット プレート2には第2図に示すように、ウェハ5の 周緑部を取囲むように例えばテフロン製またはS US製で表面をタフラム処理した環状体13が設 けられる。環状体13はウェハ5の外径に対応し た内径 a を有し、内径面14にはウェハ5の位置 ずれを修正するための突起15が複数ケ所例えば 6ヶ所設けられる。突起15は例えばテフロンあ るいはセラミックから構成され、ウェハ5の外周 との間隙が 0.1~0.2 mmとなるよう一部を環状 体13から突出して環状体13に埋設される。突 起15の一部を環状体13から突出して設けるに は、例えば環状体13に突起15の形状に対応し た凹部を形成し、この凹部に突起15を埋設する。 環状体13に埋設された突起15でガイド12が 構成される。突起15は第3図に示すように底面 の直径は例えば6回、上面の直径は例えば4回へ、

じた内径を有する環状体13をネジ17により固 定する。そして、ホットプレート2を下降させて 支持ピン6をホットプレート2上面から突出させ、 搬送アーム等からなる搬送機構により支持ピン6 上にウェハ5を載置する。その後、垂直駆動機構 3を作動させホットプレート2を上昇させる。ウ ェハ5はホットプレート2上に密着あるいは僅か な間隙を保持して載置されると共にフランジ8の 0リング7と蓋体9が押圧されて気密な処理室が 形成される。この時、ウェハ5は環状体13の突 起15に誘導されて正規の位置に自動的に搬送さ れる。この後真空ポンプによりベローズ10及び 真空排気路11を介してベローズ10に接続され る処理室が所望の圧力に減圧され、HMDS蒸気 を処理室に供給してホットプレート2によりウェ ハ5を加熱してアドヒージョン処理を行なう。

アドヒージョン処理が終了すると、処理室内を 通常圧の状態に戻して垂直駆動機構3を作動させ てホットプレート2を下降させる。ウェハ5は支 持ピン6上に載置され、ホットプレート2との間 に生じた間隙に搬送アームを挿入し、次工程へ搬 送する。搬送時、処理中にホットブレート2と密 **着あるいは僅かな間隙を有してほぼ接触状態であ** ったウェハ5の裏面に、ホットブレート2が下降 するに伴ってペローズ10が収縮するため、ペロ - ズ10内の気体が支持ピン6の挿入されている 貸通孔4から流入する。またウェハ5がホットプ レート2から離れる瞬間にウェハ5裏面に気体が 流入する。このため、ウェハ5がホットプレート 2から離れる瞬間に横方向に押力を受けやすい。 ウェハ5が押力を受けて位置ずれし、ウェハ5の 周縁部が突起15のテーパ部16に当接するとウ ェハ5は中心方向に向って滑り落ち、垂直部16 aにより正規位置に自動的に位置ずれを修正され て位置決めされる。従来生じていたウェハ5の横 ずれは突起15により位置ずれ修正され、確実に 正規の位置で支持される。

従ってウェハ 5 は常に所定の位置で搬送され、 他の構造物と接触して破損したり、次工程で位置 決めが行えなくなることがない。

手段及び冷却手段の両者を備え被処理基板を任意 の温度に温度関整して処理する装置にも適用でき る。また、突起の形状も上記のものに限定される ことはない。

また、ガイドとして環状体に突起を設けたが、 突起を設けず環状体のホットプレートと接触する 下面の内径をウェハとの間隙が 0 . 1 ~ 0 . 2 mmと なるようにして突起に設けたテーパ部と同様のテ ーパ部を介して上面の内径をウェハの外径より大 きくするようにしてもよい。

尚、上記実施例では半導体ウェハについて説明 したが、液晶基板にも選用できる。

[発明の効果]

以上の説明からも明らかなように、本発明の基 板処理装置によれば、被処理基板の位置ずれを修 正するガイドを設けたため、精度よく簡単に基板 の位置決めを行うことができ、搬送位置ずれを発 生することなく、従って搬送中に基板の破損が生 じない歩留りのよい半導体製造を行うことができ る。しかも基板載置台に余分な孔を設けずに外径 また、外径の異なるウェハに対しては環状体13を交換するだけで簡単に対応できる。外径の小さいウェハの環状体13の取り付けピス穴であっても、ホットブレート2の外周部に設けウェハが 載置される下部には設けないため、ホットブレート2上の温度分布を均一にすることができる。

の異なる基板の処理に即対応できるため、熱分布 も均一となり品質のよい製品を製造できる。

4. 図面の簡単な説明

第1図は本発明の基板処理装置をアドヒージョン処理装置に適用した一実施例の構成図、第2図及び第3図は第1図に示す一実施例の要部を示す図である。

1・・・・・アドヒージョン装置(ペーキング装置)

2 · · · · · ホットプレート(基板載置台)

5 ……ウェハ (被処理体)

6 ・・・・・・支持ピン

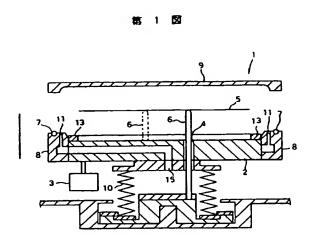
12 ……ガイド

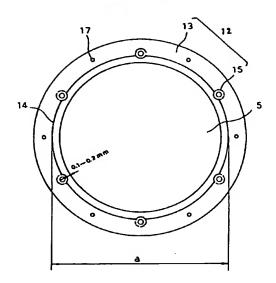
1 3 ……環状体

15 ……突起(内径部)

代理人 弁理士 守一谷 一 雄

第 2 図





16 4mm 15